

**INFORMAȚII PERSONALE**

**ONET Raul-Ciprian**

📍 51, Localitatea Ianculești, municipiul Carei, jud. Satu Mare, România

☎ +40 740 969961

✉ [Raul.Onet@bel.utcluj.ro](mailto:Raul.Onet@bel.utcluj.ro)

**LOCUL DE MUNCA PENTRU CARE SE CANDIDEAZĂ**

Universitatea Tehnică din Cluj-Napoca  
 Facultatea de Electronică, Telecomunicații și Tehnologia Informației  
 Departamentul de Bazele Electronicii  
 funcția de Șef Lucrări, poziția 24 în statul de funcții

**EXPERIENȚA PROFESIONALĂ**

Octombrie 2011 - Prezent

**Asistent universitar**

Universitatea Tehnică din Cluj-Napoca, str. Memorandumului, nr. 28  
 Facultatea de Electronică, Telecomunicații și Tehnologia Informației  
 Departamentul Bazele Electronicii

- Responsabil de lucrările de laborator și proiect la materiile:
  - Sisteme cu Circuite Integrate Analogice (Octombrie 2011 – prezent)
  - Circuite Analogice de Înaltă Frecvență (Octombrie 2011 – prezent)
  - Circuite Integrate pentru Sisteme de Comunicații (Octombrie 2011 – prezent)
  - Sisteme Analogice (Februarie 2014 – Iunie 2017)
- Conducător al lucrărilor de licență și dizertație
- Activități de pregătire a echipei locale pentru concursul studentesc „Tudor Tănăsescu”

Tipul sau sectorul de activitate Academic

Ianuarie 2016 – Februarie 2017

**Cercetător postdoctoral**

KTH Royal Institute of Technology, Stockholm, Suedia  
 School of Information and Communication Technology (ICT)  
 Isafjordsgatan 22 Box 229, 16440 Kista, Suedia

Activități de cercetare în domeniul Bio-electronicii

Tipul sau sectorul de activitate Academic

**EDUCAȚIE ȘI FORMARE**

01.10.2008-30.09.2011

**Doctor în domeniul Tehnologie Electronică și Telecomunicații**

Universitatea Tehnică din Cluj-Napoca

- Teoria circuitelor, proiectarea circuitelor integrate analogice pentru prelucrarea semnalului în banda de bază a receptorilor radio integrate

16.10.2010-16.06.2011


Mobilitate externă în cadrul doctoratului pentru o perioadă de 8 luni la School of ICT, KTH Royal Institute of Technology, Stockholm, Suedia

Octombrie 2003 – Iunie 2008

**Inginer diplomat în Electronică, Telecomunicații și Tehnologia Informației**

Universitatea Tehnică din Cluj-Napoca

- Specializarea Microelectronică



- 26-28 Aprilie 2016 Cursuri intensive de Mixed Signal ASIC Design  
ams AG  
Fraunhofer IIS, Erlangen, Germania
- August 2010 Cursuri intensive de Virtuoso Layout  
Education Services Central Europe, Cadence Design Systems  
Munche, Germania
- 2014 Modul psiho-pedagogic, nivel postuniversitar  
Departamentul de Specialitate cu Profil Psihopedagogic  
Universitatea Tehnică din Cluj-Napoca

Limba maternă Română

Alte limbi străine cunoscute

	INTELEGERE		VORBIRE		SCRIERE
	Ascultare	Citire	Participare la conversație	Discurs oral	
Engleză	B2	B2	B2	B2	C1
Franceză	B1	B1	B1	A2	B1

Niveluri: A1/2: Utilizator elementar - B1/2: Utilizator independent - C1/2: Utilizator experimentat  
Cadru european comun de referință pentru limbi străine

Competențe de comunicare Experiență în lucrul în cadrul unor echipe multinaționale

Competențe organizaționale/manageriale

- membru într-un proiect de cercetare câștigat prin competiție, finanțat de Vinnova, Suedia
- membru în două contracte de consultanță, beneficiar firma Melexis Technologies NV, Belgia
- contribuții la un contract de consultanță, beneficiar firma Silansys Semiconductor Ltd., din Republica Irlanda
- contribuții la un proiect de cercetare exploratorie, IDEI 2534, finanțat de CNCSIS
- membru al grupului "Digitally Enhanced RF and Analog IC" – DERFAIC <http://www.icdesign.utcluj.ro/>
- membru al grupului "An Academic Romanian Platform for IC Development" – ARPIC [icdesign.utcluj.ro/?q=node/18](http://icdesign.utcluj.ro/?q=node/18)
- organizator workshopuri de proiectare de circuite integrate analogice în cadrul departamentului de Bazele Electronicii
- membru în comisia Concursului Național "Tudor Tănăsescu" ediția 2015

COMPETENTE PERSONALE

**Competențe și aptitudini tehnice**
**Analiza și proiectarea circuitelor integrate analogice**

Experiență în proiectarea blocurilor analogice (scheme electrice, layout) pentru sisteme de comunicații, aplicații automotive și bioelectronică:

- Amplificator cu câștig programabil pentru receptoare radio multistandard, fabricat într-un proces 150nm CMOS standard de la LFoundry
- Interfață analogică (amplificator de instrumentație și filtru trece-bandă) pentru aplicații automotive, fabricată într-un proces 180nm CMOS high-voltage de la XFAB
- Filtru analogic pentru sisteme bioelectronice, fabricat într-un proces 180nm CMOS de la ams.

**Teoria circuitelor: analiza și modelarea sistemelor și circuitelor electronice, sisteme cu reacție**
**Utilizator experimentat a utilităților de proiectare a circuitelor integrate:**

- Cadence
  - Virtuoso (Schematic Editor, Analog Design Environment, Layout Suite)
  - Spectre Circuit Simulator
  - Assura Physical Verification
- Mentor Graphics
  - Design Architect IC
  - Calibre IC verification and sign-off
- OrCAD, NI Multisim, LTSpice

**Analiză numerică și modelare, analiză simbolică**

MATLAB, Maple

**Proiectare PCB**
**Experiență în utilizarea echipamentelor de laborator necesare caracterizării circuitelor analogice**
**Publicații**

Autor sau coautor a 20 de lucrări științifice dintre care:

- 2 lucrări publicate într-un jurnal indexat ISI-Thompson
- 5 lucrări prezentate la conferințe internaționale indexate ISI Proceedings
- 3 lucrări prezentate la conferințe internaționale indexate IEEE

Citări 20, dintre care 10 în jurnale indexate ISI-Thompson

**Competențe educaționale**

- Modul psiho-pedagogic, nivel postuniversitar
- Responsabil lucrări de laborator și proiect studențesc la disciplinele "Sisteme Analogice", "Circuite Analogice de Înaltă Frecvență", "Systems with Analog Integrated Circuits", „Circuite Integrate pentru Sisteme de Comunicații cu și fără Fir”

**Alte competențe**

- Recenzent al unor reviste științifice internaționale:
- IEEE Transactions on Circuits and Systems I: Regular Papers (Impact factor 2.407)
- IET Microwaves, Antennas and Propagation (Impact factor 1.187)
- Microelectronics Journal, Elsevier (Impact factor 1.163)

**Permis de conducere**

Categoria B

## INFORMATII SUPLIMENTARE

## Publicații      Lucrări semnificative în reviste cotate ISI

1. **Oneț, Raul**; Neag, Marius; Kovacs, Istvan; Topa, Marina Dana; Rodriguez, Saul; Rusu, Ana. Compact Variable Gain Amplifier for a Multistandard WLAN/WiMAX/LTE Receiver. *IEEE TRANSACTIONS ON CIRCUITS AND SYSTEMS I-REGULAR PAPERS*, vol. 61, Issue 1, 2014, pp. 247–257. DOI: [10.1109/TCSI.2013.2268324](https://doi.org/10.1109/TCSI.2013.2268324) (Impact Factor 2.407).

2. Neag, Marius; **Oneț Raul**; Kovacs, Istvan; Martari, Paul. Comparative Analysis of Simulation-Based Methods for Deriving the Phase- and Gain- Margins of Feedback Circuits with OpAmps. *IEEE TRANSACTIONS ON CIRCUITS AND SYSTEMS I-REGULAR PAPERS*, vol. 62, Issue 3, 2015, pp. 625–634; DOI: [10.1109/TCSI.2014.2370151](https://doi.org/10.1109/TCSI.2014.2370151) (Impact Factor 2.407)

## Proiecte

- 2017: Membru într-un contract de consultanță încheiat de UTCN cu firma Melexis Technologies NV, Belgia  
“Design of the test setup for the AFE1 test chip, characterization of the AFE1 IC and design of an improved version of the AFE1 IC”  
UTC-N Reg.No. 531/07.01.2016
- 2016 – 2017: Membru într-un proiect de cercetare câștigat prin competiție, finanțat de Vinnova, Suedia  
“Electrical Impedance Spectroscopy ASIC for Skin Cancer Detection”
- 2015: Membru într-un contract de consultanță încheiat de UTCN cu firma Melexis Technologies NV, Belgia (2015)  
“Design of an Analog Front-End that comprises a Low-Noise Amplifier and a tuned Band-Pass Filter, both fully differential”  
UTC-N Reg.No. 8387/10.04.2015
- 2014-2016: Implicare în contractul de consultanță încheiat de UTCN cu firma Silansys Semiconductor Ltd., din Republica Irlanda  
“Design of analog blocks for high-temperature applications”  
UTC-N Reg.No. 28318/26.11.2014
- 2008 – 2011: Implicare în proiectul de cercetare PCE-IDEI ID 2534 intitulat “Abordări noi în proiectarea receptoarelor radio multi-standard pentru aplicații mobile: de la arhitecturi de sistem la noi topologii de blocuri funcționale și scheme de circuit originale”, finanțat de CNCSIS, în calitate de student doctorand, co-autor al unor articole realizate în cadrul proiectului

## Premii

- Premiu UEFISCDI, tip *Premierea rezultatelor cercetării* - Articol ISI zona rosie, in lista 3 din 18.12.2015: Linia 394, cod PN-II-RU-PRECISI-2015-9-8903.
- Premiu UEFISCDI, tip *Premierea rezultatelor cercetării* - Articol ISI zona rosie, in lista 3 din 16.12.2014: Linia 1725, cod PN-II-RU-PRECISI-2014-8-6044.
- Premiul *Best Paper Award* la conferința internațională *Semiconductor Conference (CAS), Sinaia 2012*, pentru lucrarea *Comparative analysis of four second-order OA-RC polyphase filters for an ISM Low-IF receiver*. Autori – Campanu, I., Salajan, T., **Oneț, R.**, Neag, M.
- Premiul *Best Paper Award for the Academic Track* la conferința internațională *CDN Live! EMEA 2011 Conference*, organizată în Munchen, Germania.

## Premii obținute pe durata studiilor:

- 2008: “Cea mai bună lucrare de diplomă” – Comisia 5, președinte prof. dr. ing. Lelia Festilă
- 2008: Mențiunea 1 (locul 4) – Concursul Național “Tudor Tănăsescu”, secțiunea Circuite Integrate Analogice
- 2007: Mențiunea 2 (locul 5) – Concursul Național “Tudor Tănăsescu”, secțiunea Circuite Integrate Analogice
- 2005: Premiul 2 – Concursul de matematică “Traian Lalescu”, Universitatea Tehnică din Cluj-Napoca

