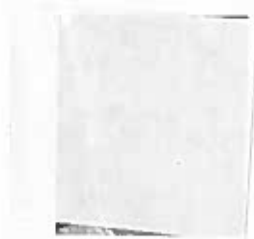


INFORMAȚII PERSONALE

Mădălin-Ioan Neagu



Strada Unirii 15, Corp C3, Nr. 1, Florești, 407280 Cluj (Romania)
0723588129
Mădălin-Ioan Neagu | Email: madoan@tehnica.upt.ro | madoan@tehnica.upt.ro
Limba maternă: română
Limbi străine: engleză

LOCUL DE MUNCĂ PENTRU CARE SE CANDIDEAZĂ

Universitatea Tehnică din Cluj-Napoca, Facultatea de Automatică și Calculatoare, Departamentul Calculatoare
Șef de lucrări, poziția 56

EXPERIENȚA PROFESIONALĂ

2014–Prezent

Asistent universitar, poziția 97, perioada nedeterminată

Universitatea Tehnică din Cluj-Napoca, Facultatea de Automatică și Calculatoare, Str. G. Barițiu 26-28, Cluj-Napoca (Romania)

Activități didactice și de cercetare

Microprocesor-based systems, Structure of computer systems, Programare în limbaj de asamblare, Sisteme cu microprocesoare

Tipul sau sectorul de activitate Educație și cercetare

2011–2014

Asistent universitar, perioada determinată

Universitatea Tehnică din Cluj-Napoca, Facultatea de Automatică și Calculatoare, Str. G. Barițiu 26-28, 400027, Cluj-Napoca (Romania)

Activități didactice și de cercetare

Laborator de sisteme cu microprocesoare, programare în limbaj de asamblare, structura sistemelor de calcul

Tipul sau sectorul de activitate Educație și cercetare

EDUCAȚIE ȘI FORMARE

2011–2017

Doctor Inginer

Nivelul EQF 8

Universitatea Politehnică din Catalunya BarcelonaTECH, Departamentul de Inginerie Electronică, Barcelona (Spania)

Specializarea: Inginerie Electronică

2009–2012

Doctor Inginer

Nivelul EQF 8

Universitatea Tehnică din Cluj-Napoca, Facultatea de Automatică și Calculatoare, Departamentul de Automatică, Cluj-Napoca (Romania)

Specializarea: Ingineria Sistemelor

2004–2009

Inginer Diplomat

Nivelul EQF 6

Universitatea Tehnică din Cluj-Napoca, Facultatea de Automatică și Calculatoare, Departamentul de Calculatoare, Cluj-Napoca (Romania)

Specializarea: Calculatoare

COMPETENȚE PERSONALE

Limba(i) maternă(e)

română

Limbile străine	ÎNȚELEGERE		VORBIRE		SCRIERE
	Ascultare	Citire	Participare la conversație	Discurs oral	
engleză	B2	B2	C1	B2	B2
Certificat de competență lingvistică UTCN					
germane, spaniolă	A2	A2	A2	A2	A2

Competențe de comunicare

Experiența muncii în echipă:

- Îmbunătățită pe parcursul stagiului doctoral
- Acumulată în proiecte de cercetare

Excelente abilități de comunicare:

- Acumulate pe parcursul experienței mele didactice
- Acumulată în activități didactice și de cercetare desfășurate cu studenții și colegii
- Acumulate prin participarea la manifestări științifice naționale și internaționale

Competențe organizaționale/manageriale

Competențe organizaționale:

- Membru în comitetul de organizare pentru conferința internațională 20th IEEE International Test Symposium, Cluj-Napoca, 2015
- Membru în comitetul de organizare pentru conferința internațională IEEE International Conference on Automation, Quality and Testing, Robotics (AQTR), Cluj-Napoca, 2012

Competențe dobândite la locul de muncă

- Conștiinciozitate, rigurozitate, capacitate de adaptare la situații noi, spirit de inițiativă
- O bună cunoaștere a domeniului microprocesoare, arhitecturi ale sistemelor de calcul și a limbajului de asamblare

Competențele digitale

- O bună cunoaștere a instrumentelor Microsoft Office, OpenOffice
- O bună cunoaștere a următoarelor limbaje de programare: C, C++, C#, ASP.NET, Java, HTML, Assembly, VHDL

Permis de conducere

B

INFORMAȚII SUPLIMENTARE

Publicații (lista selectivă)

1. Neagu, M., Manich, S., Self-healing and Secure Low-Power Memory Systems, LAP LAMBERT Academic Publishing, 2017, ISBN 978-3-659-64724-6
2. Neagu, M., Salvador, M., „Defending cache memory against cold-boot attacks boosted by power or EM radiation analysis”, Microelectronics Journal, Volume 62, pp. 85-98, 2017, ISSN 0026-2692
3. Neagu, M., Miclea, L., Salvador, M., „Improving Security in Cache Memory by Power Efficient Scrambling Technique”, IET Computers & Digital Techniques, Volume 9, Issue 6, pp. 283 – 292, 2015, ISSN 1751-8601
4. Neagu, M.; Miclea, L.; Manich, S.; „Defeating Simple Power Analysis Attacks in Cache Memories”, in Proceedings of the 2015 30th Conference on Design of Circuits and Integrated Systems (DCIS), pp. 1 – 6, Estoril, Portugal, 2015
5. Neagu, M., Sebestyen, G., „Increasing Memory Security through Information Entropy Models”, 15th IEEE International Symposium on Computational Intelligence and Informatics (CINTI), pp. 49-53, Budapest, Hungary, 2014
6. Neagu, M., Miclea, L., „Protecting Cache Memories through Data Scrambling Technique”, 10th International Conference on Intelligent Computer Communication and Processing (ICCP), pp. 297 – 303, Cluj-Napoca, Romania, 2014
7. Neagu, M., Miclea, L., Salvador, M., „Interleaved Scrambling Technique: A Novel Low-Power Security Layer for Cache Memories”, Proceedings of the 2014 19th IEEE European Test Symposium (ETS), pp. 241 – 243, 2014

8. Neagu, M., Miclea, L., "Data Scrambling in Memories: A Security Measure", Proceedings of the 2014 19th IEEE International Conference on Automation, Quality and Testing, Robotics (AQTR), pp. 1 – 6, Cluj-Napoca, Romania, 2014
9. Neagu, M., Miclea, L., "Modified Berger Codes for On-Line DRAM Repair Strategies", Proceedings of the 2012 18th IEEE International Conference on Automation, Quality and Testing, Robotics (AQTR), pp. 296 – 301, 2012
10. Neagu, M., Miclea, L., Figueras, J., "Unidirectional error detection, localization and correction for DRAMs: Application to on-line DRAM repair strategies", Proceedings of the 2011 IEEE 17th International On-Line Testing Symposium (IOLTS), pp. 264-269, 2011, 2011
11. Neagu, M., Miclea, L., "On-Line Error Detecting Codes for DRAMs", ACAM Journal: Automation, Computers, Applied Mathematics, Vol. 20, Nr. 2, pp. 133 – 138, 2011

- Proiecte
1. TRAMS: Terascale Reliable Adaptive Memory Systems (Referinta: FP7-248789), proiecte internațional, perioada 2010 – 2011, membru
 2. Análisis y técnicas de mejora de la robustez y seguridad de circuitos nanométricos en presencia de ataques, defectos, variabilidad y Aging (TEC2013-J41209-P), proiect internațional, perioada 2014 – 2017, membru