AVIZ INDEPLINIRE STANDARDE MINIMALE

Candidatul șef lucrări dr.ing. EMILIA ȘIPOȘ,
înscris la concursul pentru ocuparea postului de conferențiar
la Facultatea de Electronică, Telecomunicații și Tehnologia Informației,
Departamentul Bazele electronicii, poziția 13

îndeplinește standardele minimale necesare ocupării postului menționat mai sus.

Motivare în caz de neîndeplinire a standardelor minimale:

Comisia de analiza a dosarului de concurs:

Prof.dr.ing. Sorin HINTEA-presedinte _____

Prof.dr.ing. Virgil DOBROTĂ _____

Prof.dr.ing. Dorin PETREUȘ _____

UNIVERSITATEA TEHNICĂ
DIN CLUJ-NAPOCA

Anexa 4.c

Întocmirea FIȘEI DE VERIFICARE
a îndeplinirii standardelor Universității de prezentare la concurs pentru posturile de
profesor universitar, conferențiar universitar,
cercetător științific gradul I și cercetător științific gradul II
-specificații-

Fișele de verificare pentru posturile de **conferențiar universitar/ CSII și profesor universitar/ CSI** *se întocmesc de către fiecare candidat în funcție de standardele minimale necesare și obligatorii pentru conferirea titlurilor didactice din învățământul superior*, a gradelor profesionale de cercetare-dezvoltare, a calității de conducător de doctorat și a atestatului de abilitare, prevăzute în Ordinul de ministru (OMENCS 6.129/2016) care a aprobat standardele CNATDCU pentru fiecare domeniu în parte - anexe actualizate.

Fișa de verificare va fi completată de către candidat într-un format care să faciliteze verificarea informațiilor: în coloane paralele vor fi introduse valorile standardelor minimale impuse de actele normative (stânga) și valorile finale obținute de către candidat pentru fiecare standard (dreapta).

Suplimentar, conform Art. 12 (6) din Metodologia de concurs pentru ocuparea posturilor didactice și de cercetare vacante din Universitatea Tehnică din Cluj-Napoca:

La prima ocupare prin concurs a unui post didactic in UTCN: Media calculată cu formula [(media anilor de studii de licență) + (media la examenul de licență/diplomă) + (media anilor de studii de masterat) + (nota la examenul de disertație)]/4 să fie de minimum 8. În cazul Facultății de Arhitectură și Urbanism, precum și pentru titularii unei diplome de studii superioare de lungă durată media calculată cu formula [(media anilor de studii de licență) + (media la examenul de licență/diplomă)]/2 să fie minim 8 **Absolvent al altui sistem de educație (din străinătate)** □	Media anilor de studii de licență _____8,10_____ (media anilor de studii plus diferențe, recalculare 30.04.2001) Media la examenul de licență/diplomă ___9,50_____ Media anilor de studii aprofundate _____9,90_____ Nota la examenul de disertație _____10,00_____ ***[(media anilor de studii de licență) + (media la examenul de licență/diplomă) + (media anilor de studii de masterat) + (nota la examenul de disertație)]/4 =__9,375____ > 8*** **Calificative/punctaje/medii obținute:** _____ _____

Data 08.06.2022

Semnătura candidatului_____

Fisa de verificare a standardelor minimale necesare si obligatorii pentru conferirea titlurilor didactice din invatamantul superior si a gradelor profesionale de cercetare stabilite prin OM 6129 / 2016

Candidat: **Sipos Emilia**

Comisia: Electronică, telecomunicații și nanotehnologie

Postul vizat: Conferentiar

Data: **08.06.2022**

Punctaj total: 686.023

Scor=punctaj total/punctaj minim CNADCU: 1.715

Nr.	Domeniul activitatilor			Subcategorii		Indicatori (kpi)	Numar	Punctaj	FI
0	1	2	3	4		5	6	7	8
1	Activitatea didactica si profesionala (A1)	Carti de autor in edituri cu ISBN	Carti, monografii	A1.1.1.	internationale	50 (100)/nr.autori	0	0.00	
		Capitole de specialitate in edituri cu ISBN	Capitole			12.5 (25)/nr.autori	0	0.00	
		Carti de autor in edituri cu ISBN	Carti, monografii	A1.1.2	nationale	50 /nr.autori	3	100.00	
		Capitole de specialitate in edituri cu ISBN	Capitole			12.5/nr.autori	0	0.00	
		Material didactic/lucrari didactice publicate in edituri cu ISBN	Manuale didactice	A1.2.1		40/nr. autori	9	112.00	
						Total punctaj (A1)		**212.000**	
2	Activitatea de cercetare (A2)	Articole in reviste cotate ISI si lucrari in volumele unor manifestari stiintifice indexate ISI proceedings		A2.1		(25+30 * fact.imp) /nr.autori	15	281.76	12.652
		Articole in reviste si volumele unor manifestari stiintifice indexate in alte baze de date internationale recunoscute (BDI)		A2.2		20/nr.autori	5	43.33	
		Proprietate intelectuala, brevete de inventie, certificate ORDA		A2.3.1	Internationale	35/nr.autori	0	0.00	0
				A2.3.2	nationale	25/nr.autori	0	0.00	0
		Granturi/proiecte castigate prin competitie sau contracte cu agenti economici in valoare de minim 10000 USD	Director / responsabil	A2.4.1.1	Internationale	20*ani desf.	0	0.00	
				A2.4.1.2	nationale	10*ani desf.	1	12.00	
			Membru in echipa	A2.4.2.1	Internationale	4*ani desf.	0	0.00	
				A2.4.2.2	nationale	2*ani desf.	7	24.00	
						Total punctaj (A2)		**361.090**	**12.652**
3	Recunoasterea si impactul activitatii (A3)	Citari in carti, reviste si volume ale unor manifestari stiintifice		A3.1.1	carti, ISI	8/nr.aut art.citat	27	88.267	
				A3.1.2	BDI	4/nr.aut art.citat	10	14.667	
		Membru in colectivele de redactie sau comitetele stiintifice ale revistelor indexate ISI, chair, co-chair sau membru in comitetele de organizare ale manifestarilor internationale indexate ISI	Punctaj unic pentru fiecare activitate	A3.2.		10	1	10	
		Membru in colectivele de redactie sau comitetele stiintifice ale revistelor indexate BDI, chair sau co-chair sau membru in comitetele de organizare ale manifestarilor stiintifice indexate BDI	Punctaj unic pentru fiecare activitate	A3.3		6	0	0	
		Premii in domeniu conferite de Academia Romana, ASTR, AOSR sau premii internationale de prestigiu		A3.4.		15	0	0	
						Total punctaj (A3)		**112.933**	

Candidat: Sipos Emilia

Data: 08.06.2022

Comisia: Electronică, telecomunicații și nanotehnologie

Postul vizat: Conferentiar

Conditii minimale (Ai)				
Nr.	Domeniu de activitate (A)	Necesar	Realizat	Indeplinit
A1	Activitatea didactica / profesionala (A1)	50	212.000	DA
A2	Activitatea de cercetare (A2)	300	361.090	DA
A3	Recunoasterea impactului activitatii (A3)	50	112.933	DA
Total (A)		400	686.023	DA

Conditii minimale obligatorii pe subcategorii		Necesar	Realizat	Indeplinit
A1.1.1.-A1.1.2	Carti de specialitate	0	3	DA
	Capitole in carti de specialitate	1	0	
A2.1.	Articole in reviste cotate si in volumele unor manifestari stiintifice indexate ISI proceedings	6	15	DA
	Articole in reviste cotate Q1 sau Q2 (fie la momentul publicarii fie la data inscrierii in concurs)	1	2	DA
	Numai una dintre lucrari poate fi echivalata: 1 brevet de inventie / 1 articol in conf. internat. de top in domeniul de abilitare nivel ≥ 2 / 3 articole de nivel 1 in clasificarea Julkaisu Publication)		0	
A2.4.1	Granturi/proiecte castigate prin competitie (Director/ responsabil)	1	1	DA
A3.1.1	Numar de citari in carti, reviste cotate ISI si in volume ale unor manifestari stiintifice ISI (WOS)	10	27	DA
	Factor de impact ISI cumulat pentru publicatii (include si FI pentru brevete, FI = 0.5)	4	12.652	DA

Candidat: Sipos Emilia Data: 08.06.2022

Comisia: Electronică, telecomunicații și nanotehnologie

Activitatea didactica si profesionala (A1)

A1.1.1. Carti, monografii - internationale

Nr.	Autori	Titlu capitol/carte, ISBN	Editura	Anul	Nr. autori	Punctaj	Numar	50 biblioteci? pentru DA selectati 1
						0.000	0	
1						#DIV/0!		

Ultimii 5 ani? pentru DA selectati 1	Punctaj	Numar
	0.000	0
	0.00	

Activitatea didactica si profesionala (A1)

A1.1.1. Capitole - internationale

Nr.	Autori	Titlu capitol/carte, ISBN	Editura	Anul	Nr. autori	Punctaj	Numar	50 biblioteci? pentru DA selectati 1
						0.000	0	
1						#DIV/0!		

Ultimii 5 ani? pentru DA selectati 1	Punctaj	Numar
	0.000	0
	0.00	

Activitatea didactica si profesionala (A1)

A1.1.2. Carti, monografii - nationale

Nr.	Autori	Titlu capitol / carte, ISBN	Editura	Anul	Nr. autori	Punctaj	Numar
						100.000	3
1	E. Şipos, L. Ivanciu	Dispozitive electronice, ISBN 978-606-737-576-3	U.T. Pres, Cluj-Napoca,	2022	2	25.00	
2	E. Şipos	Aplicaţii ale logicii trivalente în domeniul circuitelor electronice , ISBN 978-606-737-198-7, 96 pag	U.T. Pres, Cluj-Napoca,	2016	1	50.00	
3	G. Oltean, E. Şipos	Tehnici fuzzy în proiectarea şi modelarea circuitelor analogice, ISBN 978-973-662-302-8, 129 pag	U.T. Pres, Cluj-Napoca,	2007	2	25.00	

Ultimii 5 ani? pentru DA selectati 1	Punctaj	Numar
	25.000	1
1	25.00	
0	0.00	
0	0.00	

Activitatea didactica si profesionala (A1)

A1.1.2. Capitole - nationale

Nr.	Autori	Titlu capitol / carte, ISBN	Editura	Anul	Nr. autori	Punctaj	Numar
						0.000	0
1						#DIV/0!	

Ultimii 5 ani? pentru DA selectati 1	Punctaj	Numar
	0.000	0
	0.00	

A1.2.1. Material didactic/lucrari didactice					Nr. autori	Punctaj 112.000	Numar 9	Ultimii 5 ani? pentru DA selectati 1	Punctaj 40.000	Numar 2
Nr.	Autori	Titlu capitol / carte, ISBN	Editura	Anul						
1	E. Şipos, L. Ivanciu	Electronic devices: laboratory manual, ISBN 978-973-662-542-8, 55 pag	U.T. Press, Cluj-Napoca	2022	2	20.00		1	20.00	
2	L. Ivanciu, E. Şipos,	Dispozitive electronice - îndrumator de laborator, ISBN 978-606-738-580-0	U.T. Press, Cluj-Napoca	2022	2	20.00		1	20.00	
3	E. Şipos, L. Ivanciu	Dispozitive electronice: Probleme rezolvate, 128 pag., ISBN 978-606-737-191-8	U.T. Press, Cluj-Napoca	2016	2	20.00		0	0.00	
4	G. Oltean, E. Şipos, C. Miron, L.	Dispozitive electronice: îndrumător de laborator, 105 pag., ISBN 978-973-662-541-1	U.T. Press, Cluj-Napoca	2010	4	10.00		0	0.00	
5	G. Oltean, E. Şipos, C. Miron, L.	Electronic devices: laboratory manual, 90 pag., ISBN 978-973-662-542-8	U.T. Press, Cluj-Napoca	2010	4	10.00		0	0.00	
6	E. Şipoş, G. Oltean, C. Miron,	Circuite electronice fundamentale: îndrumător de laborator, 97 pag., ISBN 978-973-662-502-2	U.T. Press, Cluj-Napoca	2009	5	8.00		0	0.00	
7	E. Şipoş, G. Oltean, C. Miron,	Fundamental electronic circuits: laboratory manual, 91 pag., ISBN 978-973-662-503-9	U.T. Press, Cluj-Napoca	2009	5	8.00		0	0.00	
8	G. Oltean, M. Gordan, C. Miron,	Laboratory Manual for Electronic Devices and Circuits. Electronic Circuits, 104 pag., ISBN 973-662-072-7	U.T. Press, Cluj-Napoca	2004	5	8.00		0	0.00	
9	G. Oltean, M. Gordan, C. Miron,	Laboratory Manual for Electronic Devices and Circuits. Electronic Devices, 112 pag., ISBN 973-662-071-9	U.T. Press, Cluj-Napoca	2004	5	8.00		0	0.00	

Candidat: Sipos Emilia

Data: 08.06.2022

Comisia: Electronică, telecomunicații și nanotehnologie

Activitatea de cercetare (A2)

A2.1. Articole in reviste cotate ISI si in volumele unor manifestari indexate ISI Proceedings. FI ISI al revistei in anul publicarii sau la data depunerii dosarului. Conferinte ISI: FI=0.25. Conf. ISI de top: nivel ≥ 2 Julkaisu Publication: FI=0.75

Punctaj	Numar	FI	Q1,Q2 daca este cazul	Echiv. pt. Q1,Q2; A2.1	Ultimii 5 ani? pentru DA selectati 1	Punctaj	Numar	FI
281.757	15	12.65				103.677	5	4.58

Nr.	Autori	Titlu lucrare / revista (conferinta)	Factor impact	Nr. autori	Punctaj	Q1,Q2 daca este cazul	Echiv. pt. Q1,Q2; A2.1	Ultimii 5 ani? pentru DA selectati 1	Punctaj	Numar	FI
						2					
1	G. Oltean, C. Miron, E. Șipoș, L. Ivanciu	A top-down approach to gaining an insight into transistor circuits in CS connection, International Journal of Electrical Engineering Education, Manchester University Press, Volume 48, Number 1, January 2011, pp. 10-16, ISSN 0020-7209	3.804	4	34.78	Q1		0	0.00		0.0
2	C. Miron, E. Șipoș	The CMOS differential stage with active load intuitively demonstrates the unequal split of the differential input voltage , IEEE Transactions on Education, ISSN 0018-9359, Volume 49, Issue 4, Nov. 2006, pp. 481 – 488	2.116	2	44.24			0	0.00		0.0
3	L.N Ivanciu, E Șipoș	Hybrid System for Dropout Risk Evaluation of First Year Students, 2nd International Conference on Applied Mathematics, Modeling and Simulation (AMMS), Beijing, PEOPLES R CHINA, AUG 26-27, 2018, DEStech Transactions on Computer Science and Engineering, Vol. 305, pp. 74-78	0.25	2	16.25			1	16.25		0.3
4	E Șipoș, L.N Ivanciu	Failure Analysis and Prediction using Neural Networks in the Chip Manufacturing Process, 40th International Spring Seminar on Electronics Technology (ISSE), Sofia, BULGARIA, MAY 10-14, 2017	0.25	2	16.25			1	16.25		0.3
5	E. Șipoș, L. Cica, C. Miron	Software Minimization of Ternary Functions Using Matlab, IEEE International Conference on Automation, Quality and Test Robotics, AQTR 2012, Cluj-Napoca, Romania, 24-27 May, pp. 284-289	0.25	3	10.83			0	0.00		0.0
6	E. Șipoș, C. Miron	Master-Slave Ternary D Flip-Flap-Flops With Triggered Edges Control, 2010 IEEE International Conference on Automation Quality and Testing Robotics, AQTR 2010, Cluj-Napoca, Romania, 28-30 May 2010, Vol. 2, pp. 149-155, ISBN 978-1-4244-6724-2	0.25	2	16.25			0	0.00		0.0
7	G. Oltean, S. Hintea, E. Șipoș	A Genetic Algorithm-Based Multiobjective Optimization for Analog Circuit Design , KNOWLEDGE-BASED AND INTELLIGENT INFORMATION AND ENGINEERING SYSTEMS, PT II, PROCEEDINGS of 13th International Conference on Knowledge-Based Intelligent Information and Engineering Systems, Santiago, CHILE, Book SeriesLecture Notes in Artificial Intelligence, Volume5712, Pages 506-514, 2009	0.302	3	11.35			0	0.00		0.0
8	E. Șipoș, L. Festila, G. Oltean	Towards reconfigurable circuits based on ternary controlled analog multiplexers/demultiplexers , KNOWLEDGE-BASED INTELLIGENT INFORMATION AND ENGINEERING SYSTEMS, PT 3, PROCEEDINGS of 12th International Conference on Knowledge-Based Intelligent Information and Engineering Systems, Zagreb, CROATIA, Book SeriesLecture Notes in Artificial Intelligence, Volume 5179, Page 351-359, 2008	0.302	3	11.35			0	0.00		0.0

9	E. Şipoş, G. Oltean, C. Miron	A method to design ternary multiplexers controlled by ternary signals based on SUS-LOC, IEEE International Conference on Automation, Quality and Testing, Robotics (AQTR 2008) Location: Cluj Napoca, ROMANIA Date: MAY 22-25, 2008	0.25	3	10.83			0	0.00		0.0
10	G. Oltean, S. Hintea, E. Şipoş	Computational intelligence in analog circuits design, KNOWLEDGE-BASED INTELLIGENT INFORMATION AND ENGINEERING SYSTEMS, PT 3, PROCEEDINGS of 12th International Conference on Knowledge-Based Intelligent Information and Engineering Systems, Zagreb, CROATIA, Book Series Lecture Notes in Artificial Intelligence, Volume 5179, Pages 384-391, 2008	0.302	3	11.35			0	0.00		0.0
11	G. Oltean, C. Miron, E. Mocean	Multiobjective Optimization Method for Analog Circuits Design based on Fuzzy Logic, Proccedings of the 9th IEEE International Conference on Electronics, Circuits and Systems - ICECS 2002, September 15-18, 2002, Dubrovnik, Croatia, ISBN 0-7803-7597-1, pag. 777-780	0.25	3	10.83			0	0.00		0.0
12	G. Oltean,E. Sipos	Simulink implementation of fuzzy functional models for analog modules, IEEE-TTTC International Conference on Automation, Quality and Testing, Robotics Location: Cluj Napoca, ROMANIA Date: MAY 25-28, 2006	0.25	2	16.25			0	0.00		0.0
13	E. Şipoş, Emilia; L. Ivanciu.	Fuzzy logic based fault detection and diagnosis: an automated design methodology. In: 2019 IEEE 25th International Symposium for Design and Technology in Electronic Packaging (SIITME). IEEE, 2019. p. 371-374.	0.25	2	16.25			1	16.25		0.3
14	E. Şipoş; A. Oneş, R. Groza	Failure detection on PCBs: an image processing based approach. In: 2019 IEEE 25th International Symposium for Design and Technology in Electronic Packaging (SIITME). IEEE, 2019. p. 375-378.	0.25	3	10.83			1	10.83		0.3
15	E. Şipoş, C. Ciuciu, L. Ivanciu	Sensor-Based Prototype of a Smart Assistant for Visually Impaired People—Preliminary Results, Sensors 2022, 22(11), 4271; https://doi.org/10.3390/s22114271	3.576	3	44.09	Q1		1	44.09		3.6

A2.2. Articole in reviste si volumele unor manifestari stiintifice indexate in alte baze de date internationale (BDI): Scopus, IEEE, Science Direct, Elsevier, Springerlink, ACM, DBLP, EURASIP					Punctaj	Numar
					43.333	5
Nr.	Autori	Titlu lucrare / revista (conferinta)	Baza de date	Nr. autori	Punctaj	
1	L. N.Ivanciu, E. Şipoş	TRANSITION TOWARDS EDUCATION 4.0 IN THE ELECTRONIC DEVICES AND CIRCUITS LAB, THE 16th INTERNATIONAL SCIENTIFIC CONFERENCE eLEARNING and SOFTWARE for EDUCATION, eLSE 2020, BUCHAREST, April 30- May 01, 2020, Volume 1, DOI: 10.12753/2066-026X-20-067, Pages: 513-520	Scopus	2	10.00	

Echiv. pt. Q1,Q2; A2.1	Ultimii 5 ani? pentru DA selectati 1	Punctaj	Numar
		43.333	5
	1	10.00	

2	E. Șipoș, L. N. Ivanciu	SMARTBOARD IN E-TEACHING: PRELIMINARY RESULTS IN ELECTRONICS LABORATORIES, THE 16th INTERNATIONAL SCIENTIFIC CONFERENCE eLEARNING and SOFTWARE for EDUCATION, eLSE 2020, BUCHAREST, April 30- May 01, 2020, Volume 1, DOI: 10.12753/2066-026X-20-066, Pages: 505-512	Scopus	2	10.00			1	10.00	
3	L. N. Ivanciu, E. Șipoș	LEARNING BY DOING: CHALLENGES AND ACHIEVEMENTS DURING A YEAR OF ONLINE TEACHING, 17th International Scientific Conference on eLearning and Software for Education, eLSE 2021, Bucharest, 22 - 23 April 2021, DOI: 10.12753/2066-026X-21-124, Pages 452 - 461	Scopus	2	10.00			1	10.00	
4	C. S. Ciubancan, L. Ivanciu, E. Șipoș	Prototype music recommendation system – preliminary results in using music as therapy, 7th International Conference on Advancements of Medicine and Health Care through Technology (ONLINE CONFERENCE) – MediTech2020	Scopus	3	6.67			1	6.67	
5	E. Șipoș, A. Oneș, L. Ivanciu	PCB quality check: optical inspection using color mask and image thresholding, International Conference on Automation, Quality and Testing, Robotics, MAY 19-21, 2022 -AQTR 2022, Lucrare sustinuta, in curs de publicare	IEEEE	3	6.67			1	6.67	

A2.3.1. Proprietate intelectuala, brevete de inventie, certificate ORDA - internationale					Punctaj	Numar	FI	Inregistrat?	Echiv. pt. Q1,Q2; A2.1	Ultimii 5 ani? pentru DA selectati 1	Punctaj	Numar	FI
					0.000	0	0.0				0.000	0	0.0
Nr.	Autori	Denumie brevet /Organism	Anul	Nr.autori	Punctaj								
1					#DIV/0!		0.0				0.00		0.0

A2.3.2. Proprietate intelectuala, brevete de inventie, certificate ORDA - nationale					Punctaj	Numar	FI	Echiv. pt. Q1,Q2; A2.1	Ultimii 5 ani? pentru DA selectati 1	Punctaj	Numar	FI
					0.000	0	0.0			0.000	0	0.0
Nr.	Autori	Denumie brevet /Organism	Anul	Nr.autori	Punctaj							
1					#DIV/0!		0.0			0.00		0.0

A2.4.1.1. Granturi/proiecte castigate prin competitie sau Contracte cu agenti economici in valoare de minim 10 000 dolari SUA : director/responsabil de proiect - internationale; Nu se considera proiecte/granturi care nu prezinta caracter predominant de cercetare. Trebuie sa fie relevante pentru postul de concurs/domeniul de abilitare. Documente care demonstreaza caracterul de cercetare.				Punctaj	Numar	Ultimii 5 ani? pentru DA selectati 1	Punctaj	Numar
				0.000	0		0.000	0
Nr.	Denumire proiect	Perioada	Nr. ani	Punctaj				
1				0.00			0.00	

A2.4.1.2. Granturi/proiecte castigate prin competitie sau Contracte cu agenti economici in valoare de minim	Punctaj	Numar	Ultimii 5 ani? pentru DA	Punctaj	Numar

10 000 dolari SUA - director/responsabil de proiect nationale; Nu se considera proiecte/granturi care nu prezinta caracter predominant de cercetare. Trebuie sa fie relevante pentru postul de concurs/domeniul de abilitare. Documente care demonstreaza caracterul de cercetare	12.000	1

Nr.	Denumire proiect	Perioada	Nr. ani	Punctaj
1	Sistem de testare automată bazat pe inteligență artificială pentru circuite electronice complexe, GNaC 2018 ARUT	2019-2020	1.2	12.00
2	Analiza relațiilor dintre frecvențele de măsurare și deflexia componentelor din PCB-uri (2020), contract cu terții	2020	0	0.00

selectati 1	12.000	1
1	12.00	
	0.00	

A2.4.2.1. Granturi/proiecte castigate prin competitie sau Contracte cu agenti economici in valoare de minim 10 000 dolari SUA: membru in echipa - internationale; Nu se considera proiecte/granturi care nu prezinta caracter predominant de cercetare. Trebuie sa fie relevante pentru postul de concurs/domeniul de abilitare. Documente care demonstreaza caracterul de cercetare	Punctaj	Numar
	0.000	0.00

Nr.	Denumire proiect	Perioada	Nr. ani	Punctaj
1				0.00

Ultimii 5 ani?		
pentru DA	Punctaj	Numar
selectati 1	0.000	0.00
	0.00	

A2.4.2.2. Granturi/proiecte castigate prin competitie sau Contracte cu agenti economici in valoare de minim 10 000 dolari SUA: membru in echipa - nationale; Nu se considera proiecte/granturi care nu prezinta caracter predominant de cercetare. Trebuie sa fie relevante pentru postul de concurs/domeniul de abilitare. Documente care demonstreaza caracterul de cercetare	Punctaj	Numar
	24.000	7.00

Nr.	Denumire proiect	Perioada	Nr. ani	Punctaj
1	Sistem hibrid de predicție și prevenție a abandonului în mediul universitar, utilizând tehnici de inteligență computațională (SPPA-TIC), COMPETIȚIA INTERNĂ CICDI 2017, contract nr. 1999/2017, director Ivanciu Laura-Nicoleta	2017-2018	1	2.00
2	Sistem inteligent distribuit pentru managementul resurselor tehnologice ale amenajarilor hidroenergetice - MAREA, Contract PNII	2007-2010	3	6.00
3	Module analogice in tehnologie nanometrica - dezvoltarea unor modele functionale utilizand tehnici fuzzy. Dezvoltarea modelelor functionale fuzzy	2005-2006	2	4.00
4	Sistem integrat, suport decizional bazat pe fuziunea informatiilor multisenzoriale pentru supravegherea si predictia comportarii barajelor si amenajarilor hidrotehnice - FUZIBAR, Contract	2006-2008	2	4.00
5	Detector ultrasensibil de explozivi - DETEX, grant CERES - PNCDI	2003-2005	2	4.00
6	Dezvoltarea unui instrument de proiectare asistata de calculator pentru optimizarea proiectarii circuitelor analogice, folosind tehnici fuzzy	2001-2002	1	2.00
7	Sisteme inteligente de monitorizare si control a incarcarii acumulatorilor utilizand ca sursa primara de energie, energia solara	2000-2001	1	2.00

Ultimii 5 ani?		
pentru DA	Punctaj	Numar
selectati 1	2.000	1.00
1	2.00	
	0.00	
	0.00	
	0.00	
	0.00	
	0.00	
	0.00	

Candidat: Sipos Emilia Data: 08.06.2022

Comisia: Electronică, telecomunicații și nanotehnologie

Recunoasterea si impactul activitatii (A3)						Q1/Q2	Ultimii 5 ani?		
A3.1.1. Citari in carti, reviste si volume ale unor manifestari stiintifice (carti, ISI); se exclud autocitarile				Punctaj	Numar	daca e	pentru DA	Punctaj	Numar
				88.267	27	cazul	selectati 1	33.333	10
Nr.	Articol citat	Articol care citeaza	Num aut. art. citat	Punctaj					
1	G. Oltean, S. Hintea, E. Șipoș, A Genetic Algorithm-Based Multiobjective Optimization for Analog Circuit Design , 13th International Conference on Knowledge-Based Intelligent Information and Engineering Systems, Santiago, CHILE, Date: SEP 28-30, 2009	Fast optimization of nano-CMOS voltage-controlled oscillator using polynomial regression and genetic algorithm; Ghai, D.; Mohanty, SP.; Thakral, G., MICROELECTRONICS JOURNAL, Volume: 44 Issue: 8 Pages: 631-641, 2013	3	2.67			0	0.00	
2		Fast Analog Design Optimization using Regression-based Modeling and Genetic Algorithm: A Nano-CMOS VCO Case Study; Ghai, D.; Mohanty, SP.; Thakral, G., PROCEEDINGS OF THE FOURTEENTH INTERNATIONAL SYMPOSIUM ON QUALITY ELECTRONIC DESIGN (ISQED 2013), Book Series: International Symposium on Quality Electronic Design, Pages: 406-411, Published: 2013	3	2.67			0	0.00	
3		Multi-Objective Genetic Algorithm Optimization of CMOS Operational Amplifiers; Barra, S.; Dendouga, A.; Kouda, S.; Bouguechal, NE., 2012 24TH INTERNATIONAL CONFERENCE ON MICROELECTRONICS (ICM), Published: 2012	3	2.67			0	0.00	
4	G. Oltean, C. Miron, E. Mocean, Multiobjective Optimization Method for Analog Circuits Design based on Fuzzy Logic, Proccedings of the 9th IEEE International Conference on Electronics, Circuits and Systems - ICECS 2002, September 15-18, 2002, Dubrovnik, Croatia, ISBN 0-7803-7597-1, pag. 777-780	A new fuzzy operator and its application to topology design of distributed local area networks; Khan, SA.; Engelbrecht, AP., INFORMATION SCIENCES, Volume: 177 Issue: 13 Pages: 2692-2711, Published: JUL 1 2007	3	5.33		Q1	0	0.00	
5		A Fuzzy Ant Colony Optimization Algorithm for Topology Design of Distributed Local Area Networks; Khan, SA.; Engelbrecht, AP., 2008 IEEE SWARM INTELLIGENCE SYMPOSIUM, Pages: 187-193, Published: 2008	3	2.67			0	0.00	
6		Evolutionary Tradeoffs between Economy and Effectiveness in Biological Homeostasis Systems; Szekely, P.; Sheftel, H.; Mayo, A.; Alon, U., PLOS COMPUTATIONAL BIOLOGY, Volume: 9 Issue: 8, Published: AUG 2013	3	5.33		Q1	0	0.00	
7		A Neuro Fuzzy Solution in the Design of Analog Circuits; Miranda-Romagnoli, P.; Hernandez-Romero, N.; Seck-Tuoh-Mora, JC., IEICE TRANSACTIONS ON FUNDAMENTALS OF ELECTRONICS COMMUNICATIONS AND COMPUTER SCIENCES, Volume: E94A Issue: 1 Pages: 434-439, Published: JAN 2011	3	2.67			0	0.00	
8		Fuzzy techniques in optimization-based analog design, Oltean, Gabriel, 9th WSEAS International Conference on Fuzzy Systems Location: Sofia, BULGARIA Date: MAY 02-04, 2008 , PROCEEDINGS OF THE 9TH WSEAS INTERNATIONAL CONFERENCE ON FUZZY SYSTEMS: ADVANCED TOPICS ON FUZZY SYSTEMS Book Series: Artificial Intelligence Series-WSEAS Pages: 178-191 Published: 2008	3	2.67			0	0.00	

9		A Fuzzy Control for Optimizing the Design of Passive Electrical Circuits, Miranda-Romagnoli, Pedro A.; Hernandez-Romero, Norberto; Seck-Tuoh-Mora, Juan C., 1st IEEE Latin American Symposium on Circuits and Systems (LASCAS) Location: BAHAMAS Date: FEB 24-26, 2010, Book Series: IEEE Latin American Symposium on Circuits and Systems Pages: 5-8 Published: 2010	3	2.67			0	0.00	
10		Bio-Inspired Technologies for the Hardware of Adaptive Systems: Real-World Implementations and Applications, Studies in Computational Intelligence, Mircea Gh. Negoita, Sorin Hintea, Springer-Verlag Berlin Heidelberg, ISBN: 978-3-540-76994-1, 2009 https://www.springer.com/us/book/9783540769941	3	2.67			0	0.00	
11		Equivalence between Gaussian-like and Mamdani fuzzy methods in the multi-objective design of electronic circuits; Romagnoli, PAM.; Romero, NH.; Mora, JCST., CERMA 2008: ELECTRONICS, ROBOTICS AND AUTOMOTIVE MECHANICS CONFERENCE, PROCEEDINGS, Pages: 68-73, Published: 2008	3	2.67			0	0.00	
12	G. Oltean, S. Hintea, E. Şipoş, Analog Circuit Design based on Computational Intelligence Techniques, Journal of Automation, Mobile Robotics & Intelligent Systems, ISSN 1897-8649, Vol. 3, No. 2, 2009, pp. 62-69	Fast optimization of nano-CMOS voltage-controlled oscillator using polynomial regression and genetic algorithm; Ghai, D.; Mohanty, SP.; Thakral, G., MICROELECTRONICS JOURNAL, Volume: 44 Issue: 8 Pages: 631-641, Published: AUG 2013	3	2.67			0	0.00	
13	E. Şipoş, L. Festila, G. Oltean, Towards reconfigurable circuits based on ternary controlled analog multiplexers/demultiplexers , 12th International Conference on Knowledge-Based Intelligent Information and Engineering Systems Location: Zagreb, CROATIA Date: SEP 03-05, 2008	Reconfigurable Blocks Based on Balanced Ternary; Beckett, P.; Memon, T., JOURNAL OF SIGNAL PROCESSING SYSTEMS FOR SIGNAL IMAGE AND VIDEO TECHNOLOGY, Volume: 67 Issue: 1 Pages: 3-13, Published: APR 2012	3	2.67			0	0.00	
14	E. Şipoş, C. Miron, Master-Slave Ternary D Flip-Flap-Flops With Triggered Edges Control, 2010 IEEE International Conference on Automation Quality and Testing Robotics, AQTR 2010, Cluj-Napoca, Romania, 28-30 May 2010, Vol. 2, pp. 149-155, ISBN 978-1-4244-6724-2	Design of ternary clock generator; Lang, YF.; Shen, JZ.; Geng, L.; Yao, MQ., ELECTRONICS LETTERS, Volume: 50 Issue: 15 Pages: 1053-1054, Published: JUL 17 2014	2	4.00			0	0.00	
15		Design of a Ternary Edge-Sensitive D FFF for Multiple-Valued Sequential Logic, Mirzaee, Reza Faghih; Farahani, Niloofar, JOURNAL OF LOW POWER ELECTRONICS Volume: 13 Issue: 1 Pages: 36-46 Published: MAR 2017	2	4.00			1	4.00	
16		A review on the design of ternary logic circuits, Wang, X. Y., Dong, C. T., Wu, Z. R., & Cheng, Z. Q. (2021). Chinese Physics B, 30(12), 128402.	2	4.00			1		
17	G. Oltean, S. Hintea, E. Şipoş, Computational intelligence in analog circuits design, 12th International Conference on Knowledge-Based Intelligent Information and Engineering Systems Location: Zagreb, CROATIA Date: SEP 03-05, 2008	Reconfigurable Filter Design for Implantable Auditory Prosthesis, S. Hintea, P. Farago, L. Festila, P. Soser, // Electronics and Electrical Engineering. Kaunas: Technologija, 2010. No. 3(99). - P. 7-12.	3	2.67			0	0.00	

18		Bio-Inspired Technologies for the Hardware of Adaptive Systems: Real-World Implementations and Applications, Studies in Computational Intelligence, Mircea Gh. Negoita, Sorin Hintea, Springer-Verlag Berlin Heidelberg, ISBN: 978-3-540-76994-1, 2009 https://www.springer.com/us/book/9783540769941	3	2.67		0	0.00	
19	G. Oltean; M. Gordan, E. Şipoş, E. Stancel, O. Dancea, Fuzzy Logic based Decision Making For Hydroelectric Energy Generation in a Cascaded Hydro power plants, Electronics and Telecommunications, ACTA Technica Napocensis Volume: 50 Issue: 1 Pages: 42-48 Published: 2009	PLC - HMI Automation based Cascaded Fuzzy PID for Efficient Energy Management and Storage in Real Time Performance of a Hydro Electric Pumped Storage Power Plant, Priyadharson, ASM ; Ganesan, R; Surarapu, PK, Book Series: Procedia Technology, Volume: 21 Pages: 248-255, DOI: 10.1016/j.protcy.2015.10.022, Published: 2015, Conference: Smart Grid Technologies (ICSGT), Location: Amrita Vishwa Vidyapeetham Univ, Coimbatore, INDIA, Date: AUG 06-08, 2015 WOS:000380495500034	5	1.60		0	0.00	
20	E. Şipoş; R. Groza; L.N Ivanciu., Power consumption and noise margin comparison between simple ternary inverter and binary inverter. Acta Technica Napocensis, 2017, 58.2: 13.	Analytical review of noise margin in MVL: clarification of a deceptive matter, TAKBIRI, Mehdi; MIRZAEE, Reza Faghih; NAVI, Keivan, Circuits, Systems, and Signal Processing, 2019, 38.9: 4280-4301.	3	2.67		1	2.67	
21		Crosstalk noise analysis of on-chip interconnects for ternary logic applications using FDTD, MADHURI, Badugu Divya; SUNITHAMANI, S., Microelectronics Journal, 2019, 93: 104633.	3	2.67		1	2.67	
22		Recent Advances on Multivalued Logic Gates: A Materials Perspective; Jo, Sae Byeok, Joohoon Kang, and Jeong Ho Cho, Advanced Science (2021): 2004216.	3	5.33	Q1	1	5.33	
23		Investigation of Crosstalk Issues for MWCNT Bundled TSVs in Ternary Logic, Shaik, J. B., & Venkatramana, P. (2022), ECS Journal of Solid State Science and Technology.	3	2.67		1	2.67	
24	E. Şipoş; L. N. Ivanciu, Failure analysis and prediction using neural networks in the chip manufacturing process. In: 2017 40th International Spring Seminar on Electronics Technology (ISSE). IEEE, 2017. p. 1-5.	Creation of Digital Twins by Combining Fuzzy Rules with Artificial Neural Networks, LERMER, Matthias; REICH, Christoph., In: IECON 2019-45th Annual Conference of the IEEE Industrial Electronics Society. IEEE, 2019. p. 5849-5854.	2	4.00		1	4.00	
25		Apache Spark for Digitalization, Analysis and Optimization of Discrete Manufacturing Processes, Moldovan, D., Anghel, I., Cioara, T., & Salomie, I., Big Data Platforms and Applications 2021, (pp. 37-57). Springer, Cham.	2	4.00		1	4.00	
26	E. Şipoş; T. Halmi; L. Ivanciu, Matlab Application for Implementation of Automotive Audit Process VDA 6.3-2010, Acta Electrotehnica , 2016, Vol. 57 Issue 5, p560-565	Evaluation of the Level and Readiness of Internal Logistics for Industry 4.0 in Industrial Companies, Zoubek, M., & Simon, M. , Applied Sciences, 11(13), 6130, 2021	3	5.33	Q2	1	5.33	

27	C.S. Ciubăncan, L.N. Ivanciu, E. Şipoş, Prototype Music Recommendation System–Preliminary Results in Using Music as Therapy, International Conference on Advancements of Medicine and Health Care through Technology. Springer, Cham, 2020.	Mood-Based Song Recommendation System, Tidke, S., Bhutkar, G., Shelke, D., Takale, S., & Sadke, S. (2022). In IFIP Working Conference on Human Work Interaction Design (pp. 181-200). Springer, Cham.	3	2.67			1	2.67

A3.1.2. Citari in reviste si volume ale unor manifestari stiintifice indexate in alte baze de date internationale (BDI): Scopus, IEEE, Science Direct, Elsevier, Springerlink, ACM, DBLP, EURASIP; se exclud autocitarile				Punctaj	Numar	Ultimii 5 ani?		
				14.667	10	pentru DA selectati 1	Punctaj 6.000	Numar 5
Nr.	Articol citat	Articol care citeaza /BDI	Num aut. art.citat	Punctaj				
1	G. Oltean, C. Miron, E. Mocean, Multiobjective Optimization Method for Analog Circuits Design based on Fuzzy Logic, Proccedings of the 9th IEEE International Conference on Electronics, Circuits and Systems - ICECS 2002, September 15-18, 2002, Dubrovnik, Croatia, ISBN 0-7803-7597-1, pag. 777-	Mechanism design and analysis of exoskeleton of elbow powered by electricity of the dragline pulley block; Yonghao Miao, Hao Chen, Yue Jian, Consumer Electronics, Communications and Networks (CECNet), 2012 2nd International Conference on, 21-23 April 2012, Page(s): 2699 - 2702, ISBN: 978-1-4577-1414-6, BDI: IEEExplore	3	1.33		0	0.00	
2		A novel fuzzy logic technique in automation design of industrial circuits; F Razaghian, ZS Tazekandi, Industrial Electronics & Applications, 2009. ISIEA 2009. IEEE Symposium on, (Volume:2), 4-6 Oct. 2009, Page(s): 632 - 635, Print ISBN: 978-1-4244-4681-0, BDI: IEEExplore	3	1.33		0	0.00	
3		Design Optimization of Two Stage Operational Amplifiers using Chaotic Antlion Optimization; T. Maddileti, S. Govindarajulu and S. C. M. Reddy, 2020 Fourth International Conference on Inventive Systems and Control (ICISC), Coimbatore, India, 2020, pp. 514-521, doi: 10.1109/ICISC47916.2020.9171060, BDI: IEEExplore	3	1.33		1	1.33	
4	E. Şipoş, L. Festila, G. Oltean, Towards reconfigurable circuits based on ternary controlled analog multiplexers/demultiplexers , 12th International Conference on Knowledge-Based Intelligent Information and Engineering Systems Location: Zagreb, CROATIA Date: SEP 03-05, 2008	Towards a balanced ternary FPGA; Beckett, P., Field-Programmable Technology, 2009. FPT 2009. International Conference on, 9-11 Dec. 2009, Page(s): 46 - 53, Print ISBN:978-1-4244-4375-8 , BDI: IEEExplore	3	1.33		0	0.00	
5	G. Oltean, S. Hintea, E. Şipoş, Analog Circuit Design based on Computational Intelligence Techniques, Journal of Automation, Mobile Robotics & Intelligent Systems, ISSN 1897-8649, Vol. 3, No. 2, 2009, pp. 63-69;	An Optimized Device Sizing of Analog Circuits using Particle Swarm Optimization., Kumar, P. Prem, and K. Duraiswamy, Journal of Computer Science 8.6 (2012), pp.930 -934, BDI: Scopus https://www.scopus.com/record/display.uri?eid=2-s2.0-84859845255&origin=resultslist&sort=plf-f&src=s&st1=An+Optimized+Device+Sizing+of+Analog+Circuits+using+Particle&st2=&sid=35c9a9f0e286f94f9086c0db10be22cb&sot=b&sdt=b&sl=75&s=TITLE-ABS-KEY%28An+Optimized+Device+Sizing+of+Analog+Circuits+using+Particle%29&relpos=7&citeCnt=20&searchTerm=	3	1.33		0	0.00	

6		An optimized device sizing of analog circuits using genetic algorithm, Kumar, P. Prem, K. Duraiswamy, and A. Jose Anand, European Journal of Scientific Research 69.3 (2012): 441-448, BDI: Scopus, https://www.scopus.com/record/display.uri?eid=2-s2.0-84856263649&origin=resultslist&sort=plf-f&src=s&st1=An+optimized+device+sizing+of+analog+circuits+using+genetic+algorithm&st2=&sid=2be3e2a95b02eeda66ff3bb44af4a559&sot=b&sdt=b&sl=84&s=TITLE-ABS-KEY%28An+optimized+device+sizing+of+analog+circuits+using+genetic+algorithm%29&relpos=1&citeCnt=8&searchTerm=	3	1.33	0	0.00	
7	C. Miron, E. Șipoș, The CMOS differential stage with active load intuitively demonstrates the unequal split of the differential input voltage , IEEE Transactions on Education, ISSN 0018-9359, Volume 49, Issue 4, Nov. 2006, pp. 481 – 488	Analysis of single-ended CMOS differential amplifier with active load: Considering nonidealities in the circuit, Salam, K.K.A, ICWET 2010 - International Conference and Workshop on Emerging Trends in Technology 2010, Conference Proceedings 2010, Pages 895-898, https://www.scopus.com/results/citedbyresults.uri?sort=plf-f&cite=2-s2.0-33144464435&src=s&imp=t&sid=2a3291dc639646b87aa14c2e8f03794e&sot=cite&sdt=a&sl=0&origin=resultslist&editSaveSearch=&txGid=84fca0aa01ef9d0cd2bf498848be921a	2	2.00	0	0.00	
8	E. Șipoș; L.N Ivanciu, Fuzzy logic based fault detection and diagnosis: An automated design methodology. In SIITME 2019 - 2019 IEEE 25th International Symposium for Design and Technology in Electronic Packaging, Proceedings 8990777, pp. 371-374	Sequential Fault Detection and Classification in Chemical Process Using a Deep Convolutional Encoder-Decoder Architecture Based on System Dynamics, Wang, Q., Luo, L., In IOP Conference Series: Earth and Environmental Science 696(1)012052, 2020 International Conference on New Energy, Power and Environmental Engineering, NEPEE 2020, Volume 696, Issue 1, ISSN 17551307	2	2.00	1	2.00	
9	E. Șipoș; R. Groza; L.N Ivanciu, Power consumption and noise margin comparison between simple ternary inverter and binary inverter. Acta Technica Napocensis, 2017, 58.2: 13.	Noise Margin Calculation in Multiple-Valued Logic, Takbiri, M., Navi, K., & Mirzaee, R. F. (2020, October), 2020 10th International Conference on Computer and Knowledge Engineering (ICCKE) (pp. 250-255). IEEE.	3	1.33	1	1.33	
10		Comparative Analysis of Different Types of Inverters for Low Power at 45nm, Bharti, R., & Mittal, P. (2021, December), In 2021 3rd International Conference on Advances in Computing, Communication Control and Networking (ICAC3N) (pp. 1081-1086). IEEE.	3	1.33	1	1.33	

A3.2. Membru in colectivele de redactie sau comitete stiintifice al revistelor ISI, chair sau co-chair sau membru in comitele de organizare manifestari stiintifice ISI (punctaj unic pentru fiecare activitate; nu se considera calitatea de recenzor al unor articole individuale)			Punctaj	Numar
			10.000	1
Nr.	Descriere	Perioada		
1	Co-chair, IEEE International Conference on Automation, Quality and Testing, Robotics, Session QT4, 2022	19-21 Mai 2022	10.00	

Ultimii 5 ani?		
pentru DA	Punctaj	Numar
selectati 1	10.000	1
1	10.00	

A3.3. Membru in colectivele de redactie sau comitete stiintifice al revistelor BDI, chair sau co-chair sau membru in comitele de organizare manifestari stiintifice BDI: Scopus, IEEE, Science Direct, Elsevier, Springerlink, ACM, DBLP, EURASIP (punctaj unic pentru fiecare activitate; nu se considera calitatea de recenzor al unor articole individuale)			Punctaj	Numar
			0.000	0
Nr.	Descriere	Perioada		

Ultimii 5 ani?		
pentru DA	Punctaj	Numar
selectati 1	0.000	0

			0.00	

	0.00	

A3.4. Premii in domeniu: Academia Romana, ASTR, AOSR, premii internationale de prestigiu			Punctaj	Numar
			0.000	0
Nr.	Descriere	An		
			0.00	

Ultimii 5 ani?		
pentru DA	Punctaj	Numar
selectati 1	0.000	0
	0.00	

Fisa de verificare a standardelor minimale necesare si obligatorii pentru conferirea titlurilor didactice din invatamantul superior si a gradelor profesionale de cercetare stabilite prin OM 6129 / 2016

Candidat: Sipos Emilia

Data: 08.06.2022

Comisia: Electronică, telecomunicații și nanotehnologie

Punctaj total: 275.343

Postul vizat: Conferentiar

Scor=punctaj total/punctaj minim CNADCU: 0.688

Ultimii 5 ani

Nr.	Domeniul activitatilor			Subcategorii		Indicatori (kpi)	Numar	Punctaj	FI
0	1	2	3	4		5	6	7	8
1	Activitatea didactica si profesionala (A1)	Carti de autor in edituri cu ISBN	Carti, monografii	A1.1.1.	internationale	50 (100)/nr.autori	0	0.00	
		Capitole de specialitate in edituri cu ISBN	Capitole			12.5 (25)/nr.autori	0	0.00	
		Carti de autor in edituri cu ISBN	Carti, monografii	A1.1.2	nationale	50 /nr.autori	1	25.00	
		Capitole de specialitate in edituri cu ISBN	Capitole			12.5/nr.autori	0	0.00	
		Material didactic/lucrari didactice publicate in edituri cu ISBN	Manuale didactice	A1.2.1		40/nr. autori	2	40.00	
						Total punctaj (A1)		65.000	
2	Activitatea de cercetare (A2)	Articole in reviste cotate ISI si lucrari in volumele unor manifestari stiintifice indexate ISI proceedings		A2.1		(25+30 * fact.imp) /nr.autori	5	103.68	4.576
		Articole in reviste si volumele unor manifestari stiintifice indexate in alte baze de date internationale recunoscute (BDI)		A2.2		20/nr.autori	5	43.33	
		Proprietate intelectuala, brevete de inventie, certificate ORDA		A2.3.1	Internationale	35/nr.autori	0	0.00	0
				A2.3.2	nationale	25/nr.autori	0	0.00	0
		Granturi/proiecte castigate prin competitie sau contracte cu agenti economici in valoare de minim 10000 USD	Director / responsabil	A2.4.1.1	Internationale	20*ani desf.	0	0.00	
				A2.4.1.2	nationale	10*ani desf.	1	12.00	
			Membru in echipa	A2.4.2.1	Internationale	4*ani desf.	0	0.00	
				A2.4.2.2	nationale	2*ani desf.	1	2.00	
						Total punctaj (A2)		161.010	4.576
3	Recunoasterea si impactul activitatii (A3)	Citari in carti, reviste si volume ale unor manifestari stiintifice		A3.1.1	carti, ISI	8/nr.aut art.citat	10	33.333	
				A3.1.2	BDI	4/nr.aut art.citat	5	6.000	
		Membru in colectivele de redactie sau comitetele stiintifice ale revistelor indexate ISI, chair, co-chair sau membru in comitetele de organizare ale manifestarilor internationale indexate ISI	Punctaj unic pentru fiecare activitate	A3.2.		10	1	10	
		Membru in colectivele de redactie sau comitetele stiintifice ale revistelor indexate BDI, chair sau co-chair sau membru in comitetele de organizare ale manifestarilor stiintifice indexate BDI	Punctaj unic pentru fiecare activitate	A3.3		6	0	0	
		Premii in domeniu conferite de Academia Romana, ASTR, AOSR sau premii internationale de prestigiu		A3.4.		15	0	0	
						Total punctaj (A3)		49.333	

Candidat: Sipos Emilia Data: 08.06.2022

Comisia: Electronică, telecomunicații și nanotehnologie

Ultimii 5 ani

Postul vizat: Conferentiar

Conditii minimale (Ai)				
Nr.	**Domeniu de activitate (A)**	**Necesar**	**Realizat**	**Indeplinit**
A1	Activitatea didactica / profesionala (A1)	12.5	65.000	DA
A2	Activitatea de cercetare (A2)	75	161.010	
A3	Recunoasterea impactului activitatii (A3)	12.5	49.333	
Total (A)		100	275.343	